



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HCT157E 是来自MSL FPGA INC美时龙的一款四路2输入数据选择器/多路复用器，属于HCT系列高速CMOS逻辑器件。

以下是其主要特性和应用信息：

■ 核心参数

工作电压：4.5V至5.5V (HCT类型)

输入兼容性：直接支持LSTTL逻辑 ($V_{IL}=0.8V$ max , $V_{IH}=2V$ min)

输出驱动能力：标准输出可驱动10个LSTTL负载，总线驱动器输出可驱动15个LSTTL负载。

工作温度范围：-55 ° C至125 ° C。

■ 功能特性

提供独立的使能输入和缓冲输入/输出。

低功耗设计，相比LSTTL器件显著降低功耗。

高抗噪性 ($NIL/NIH=30\%$ VCC) 。

■ 应用场景

多路数据路由和信号切换。

数字系统中逻辑功能扩展。