



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HCT253MT是来自MSL FPGA INC美时龙的一款高速CMOS逻辑器件，属于74HCT系列的双路4输入多路复用器。

以下是关键信息整理：

■ 核心参数

性能优化：内置施密特触发输入，增强抗噪声能力；支持部分掉电模式（Ioff功能）。

封装：TSSOP-16表面贴装封装，适用于高密度PCB设计。

■ 功能特性

功能：支持两路独立4选1信号切换，输出为三态（3-State），可通过使能端控制输出状态。

逻辑兼容性：输入兼容TTL电平，输出为CMOS电平，典型工作电压4.5V-5.5V，适合与5V系统接口。

■ 应用场景

常用于数据总线切换、寄存器组间数据传输或函数生成电路。