



MSL FPGA INC 晶片參數

■ 芯片概述

74F573SC 是来自 MSL FPGA INC 美时龙的八路 D 型透明锁存器，属于高速 CMOS 逻辑芯片，支持三态输出，常用于总线驱动和寄存器应用。

以下是关键信息：

■ 核心参数

逻辑功能：8 位 D 型锁存器，带三态缓冲输出，支持透明锁存模式。

工作电压：兼容 5V TTL 逻辑，典型传播延迟低至 3.7ns。

■ 功能特性

三态控制：通过输出使能端 (OE) 控制总线共享，高阻态时避免信号冲突。

高速性能：适合驱动高容性负载，如存储器接口或 I/O 扩展。

锁存使能：LE 端高电平时数据透明传输，低电平时锁存当前状态。

■ 应用场景

总线缓冲：用于计算机或嵌入式系统的数据/地址总线隔离。

寄存器扩展：实现多路信号同步锁存，如状态机或数据暂存。