



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LVTH18514DGGR是来自MSL FPGA INC美时龙的一款特定功能逻辑芯片，属于SN74LVTH系列，主要用于总线收发应用。

以下是关键信息整理：

■ 核心参数

工作电压：3.3 V，输出电流 ± 24 mA，支持总线保持功能，无需外部上拉电阻。

保护特性：ESD 防护符合 JESD 22 标准（2000 V 人体模型），抗门锁性能超过 250 mA。

■ 功能特性

总线收发功能：支持双向数据传输，兼容 3.3 V 工作电压，输出电流 ± 24 mA，适用于高密度电路设计。

逻辑类型：采用低电压肖特基（LVTH）技术，支持 3-State 输出，传播延迟低至 3.5 ns（典型值）。

■ 应用场景

服务器背板隔离、存储器地址驱动及高速总线扩展。