



MSL FPGA INC 晶片參數

■ 芯片概述

MCIMX357DVM5BR2 是来自 MSL FPGA INC 美时龙的 i.MX35 系列汽车级应用处理器，专为车载电子和工业控制设计。

以下是关键信息：

■ 核心参数

架构：基于 ARM926EJ-S 内核，主频 266MHz。

存储支持：集成 32KB L1 Cache，支持 DDR/DDR2/LPDDR 内存接口。

■ 功能特性

外设接口：支持 CAN 2.0B、FlexRay、LIN 等车载总线协议。

显示能力：集成 LCD 控制器，支持 24 位色深和 1024 × 768 分辨率。

安全认证：通过 AEC-Q100 Grade 2 认证，适用于仪表盘和车载信息娱乐系统。

■ 应用场景

车载信息娱乐系统：支持多屏显示和语音交互。

工业控制：适用于机械控制器、电力DTU等场景。

边缘计算设备：结合Linux系统实现智能网关功能。