



MSL FPGA INC 晶片參數

■ 芯片概述

SN74ALVCH16903DGVR 是来自 MSL FPGA INC 美时龙的 16 位总线收发器，属于 SN74ALVCH 系列，适用于高速信号传输场景。

以下是关键信息：

■ 核心参数

工作电压：1.65 V 至 3.6 V，输出电流 ± 24 mA (3.3 V 时)，支持总线保持功能，无需外部上拉电阻。

保护特性：ESD 防护符合 JESD 22 标准 (2000 V 人体模型)，抗闩锁性能超过 250 mA。

■ 功能特性

总线收发功能：支持双向数据传输，兼容 1.65 V 至 3.6 V 宽电压工作范围，适用于低功耗和高密度电路设计。

逻辑类型：采用先进低功耗肖特基 (ALS) 技术，支持 3-State 输出，传播延迟低至 3 ns (典型值)。

■ 应用场景

服务器背板隔离、存储器地址驱动及高速总线扩展。