



MSL FPGAs INC 晶片參數

■ 芯片概述

74ABT16244ADGG,118 是来自MSL FPGAs INC美时龙的一款 16 位三态总线缓冲器/驱动器，属于 74ABT 系列，专为高速逻辑应用设计。

以下是其关键信息：

■ 核心参数

工作电压：4.5V – 5.5V，兼容 TTL 输入电平，输出驱动能力强（典型值 24mA）。
低功耗设计，典型传播延迟时间约 5ns。

■ 功能特性

16 位非反相缓冲器，支持三态输出，通过使能端（OE）控制数据传输方向。
采用 TSSOP-48 封装（SOT362-1），适合高密度电路设计。

■ 应用场景

用于总线驱动、信号隔离或电平转换，常见于通信设备、工业控制及高速数据采集系统。