



## MSL FPGA INC 晶片參數

### ■ 芯片概述

MC14585BDR2G 是来自 MSL FPGA INC 美时龙的一款 4 位 CMOS 逻辑比较器，主要功能为数字信号的大小比较。

以下是关键信息整理：

### ■ 核心参数

工作电压范围 3V~18V

静态电流最大 5 μA

传播延迟时间 130ns~430ns ( 具体取决于负载条件 )

### ■ 功能特性

比较功能：支持 A < B、A = B、A > B 三种逻辑判断，输出为高电平有效 ( Active High )。

封装与温度：SOIC-16 封装，工业级温度范围 ( -55 °C~+125 °C )。

### ■ 应用场景

用于嵌入式系统、工业控制中的数字信号处理，如传感器数据比较或逻辑电路设计。