



MSL FPGA INC 晶片參數

■ 芯片概述

MC100EP05DTG是来自MSL FPGA INC美时龙的一款高速ECL逻辑门芯片，属于100EP系列。以下是其关键信息：

■ 核心参数

逻辑类型：2输入差分与/与非门（AND/NAND），支持ECL（Emitter-Coupled Logic）信号处理。
工作电压：支持3.3V/5V供电（PECL模式）或负电压供电（NECL模式，VEE=-3.0V~-5.5V）。

■ 功能特性

性能参数：典型传输延迟220ps，输入时钟频率>3GHz，适合高速信号处理场景。
封装形式：8-TSSOP 表面贴装封装。

■ 应用场景

适用于高速逻辑电路设计，如通信设备、高速数据采集系统等需要低延迟和高频率的场景。