



## MSL FPGA INC 晶片參數

### ■ 芯片概述

74LVC3G34DC,125是来自MSL FPGA INC美时龙一款三态缓冲器/线路驱动器芯片，以下是其关键信息：

### ■ 核心参数

功能特性：三态非反相缓冲器，支持1.65V-5.5V宽电压工作范围，输出驱动能力 $\pm 24\text{mA}@3.3\text{V}$ 。  
速度性能：传播延迟时间 $7\text{ns}@50\text{pF}$ 负载，典型功耗仅 $1\mu\text{A}$ 。

### ■ 功能特性

低功耗：静态电流典型值仅 $0.1\mu\text{A}$ （5V供电时），适合电池供电设备。  
逻辑类型：三态非反相缓冲器，支持1.65V–5.5V宽电压工作，  
输入兼容5V TTL电平，输出可驱动总线结构。

### ■ 应用场景

信号隔离：用于混合电压系统（如3.3V与5V逻辑接口）的电平转换。  
总线驱动：三态输出支持多设备共享总线，避免信号冲突。  
噪声抑制：高抗噪设计适用于工业控制等复杂电磁环境。