



MSL FPGA INC 晶片參數

■ 芯片概述

SN74BCT29843NT 是来自MSL FPGA INC美时龙的一款高速 CMOS 逻辑器件，属于 74BCT 系列，主要用于总线驱动、时钟信号分配或地址解码等场景。以下是综合信息：

■ 核心参数

电气参数：工作电压范围为 4.5V – 5.5V，采用 BiCMOS 工艺，静态电流低且输出端集成等效电阻，无需外接电阻。

■ 功能特性

功能定位：作为总线驱动器或时钟分配器，支持高扇出和低功耗设计，适用于工业控制、通信设备等高速逻辑电路。

■ 应用场景

总线驱动：用于计算机或嵌入式系统中的地址/数据总线缓冲。
存储器接口：作为存储芯片（如 SRAM）的地址解码驱动。
信号扩展：在数字电路中扩展信号扇出能力，降低负载影响。