



MSL FPGA INC 晶片參數

■ 芯片概述

MC10EL04DG是来自MSL FPGA INC美时龙的ECL逻辑门芯片，功能为2输入与/与非门 (AND/NAND)，采用SOIC-8封装。以下是其关键信息：

■ 核心参数

逻辑类型：支持ECL (Emitter-Coupled Logic) 电平，兼容5V电源 (VCC=4.2V – 5.7V)。

性能参数：典型传播延迟240ps，适用于高速信号处理。支持差分输入配置，抗干扰能力强。

■ 功能特性

封装类型：SOIC-8 (贴片)，引脚间距1.27mm。

工作温度：工业级 (-40 °C至+85 °C)。

■ 应用场景

主要用于通信设备、高速数据采集等对时序要求严格的场景。