



MSL FPGA INC 晶片參數

■ 芯片概述

TE0807-03-5AI21-A 是来自 MSL FPGA INC 美时龙的一款基于 Zynq UltraScale+ MPSoC 的模块化系统（SOM），主要参数及特性如下：

■ 核心参数

内存：配备 4GB DDR4 SDRAM，支持高速数据吞吐。

尺寸：模块尺寸为 76mm × 52mm，采用紧凑型设计。

■ 功能特性

处理器：搭载 Xilinx Zynq UltraScale+ ZU7EV-2I 多核处理器，集成四核 ARM Cortex-A53 和双核 ARM Cortex-R5 实时处理单元。

■ 应用场景

工业控制：适用于实时性要求高的自动化设备，如运动控制、机器视觉等。

嵌入式开发：可作为原型验证平台，加速 FPGA 与处理器协同设计的开发流程。