



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LVTH182512DGGR 是来自MSL FPGA INC美时龙的一款18位通用总线收发器，属于3.3V ABT逻辑系列，专为高速数据传输设计。适用于多总线系统间的数据交换。

■ 核心参数

工作电压：3.3V供电，兼容ABT逻辑电平标准。
传输速率：支持高速信号处理，具体速率需参考数据手册（未明确标注，但ABT系列通常达数百MHz）。
工作温度范围：-40 °C至+85 °C，满足工业级应用需求。

■ 功能特性

双向收发：支持18位数据双向传输，适用于总线隔离或扩展场景。
低功耗设计：LVTH系列优化了静态功耗，适合便携式设备。

■ 应用场景

通信设备：用于背板总线、交换机等高速数据交换模块。
工业控制：多处理器系统中的总线隔离与扩展。