



MSL FPGA INC 晶片參數

■ 芯片概述

SN74BCT8373ADWR 是来自 MSL FPGA INC 美时龙的一款具有八路D型锁存器的扫描测试设备，属于特定功能逻辑器件系列。

以下是关键信息整理：

■ 核心参数

类型：八路D型锁存器，专为扫描测试设计，支持三态输出。

工作电压：兼容5V TTL逻辑，典型电源电压为5V。

■ 功能特性

三态输出：支持总线共享，可隔离输出以避免信号冲突。

扫描测试功能：符合IEEE 1149.1 (JTAG) 边界扫描标准，支持测试访问端口 (TAP)。

温度范围：商业级 (0 °C 至 70 °C)，适用于常规工业环境。

■ 应用场景

测试设备：用于集成电路的边界扫描测试 (如SCOPE?系列)。

逻辑电路：作为数据锁存器或总线缓冲器，提升系统可靠性。