



## MSL FPGA INC 晶片參數

### ■ 芯片概述

SN74ALVCHR16409LR 是来自 MSL FPGA INC 美时龙的 16 位总线收发器，属于 ALVCH 逻辑系列，专为高速、低功耗应用设计。

以下是关键信息：

### ■ 核心参数

工作电压：2.3 V 至 3.6 V，支持总线保持功能，无需外部上拉电阻。

保护特性：ESD 防护符合 JESD 22 标准，抗闩锁性能超过 500 mA。

### ■ 功能特性

总线收发功能：支持双向数据传输，兼容 3.3 V 工作电压，输出电流  $\pm 24$  mA (高电平) /  $64$  mA (低电平)，适用于高密度电路设计。

逻辑类型：采用 BiCMOS 技术，支持三态输出，传播延迟低至 3.5 ns (典型值)，适合背板隔离和存储器扩展。

### ■ 应用场景

服务器背板隔离、高速总线驱动及信号缓冲。