



MSL FPGA INC 晶片參數

■ 芯片概述

74HCT85DB,118 是来自MSL FPGA INC美时龙的一款 4 位 CMOS 逻辑比较器，属于 74HCT 系列，兼容 TTL 电平输入。
以下是关键信息整理：

■ 核心参数

工作电压 4.5V~5.5V
输入兼容 TTL 电平（2.0V 为高电平阈值）
输出驱动能力较强（典型输出电流 $\pm 4\text{mA}$ ）

■ 功能特性

功能：支持 4 位二进制数的并行比较，输出 $A < B$ 、 $A = B$ 、 $A > B$ 三种逻辑状态。
封装与温度：SOIC-16 封装，工业级温度范围（ $-40^{\circ}\text{C} \sim +125^{\circ}\text{C}$ ）。

■ 应用场景

用于数字电路中的信号比较、优先级判断或算术逻辑单元设计。