



## MSL FPGA INC 晶片參數

### ■ 芯片概述

IDT74LVCH16244APVG8 是来自MSL FPGA INC美时龙的 16 位缓冲/驱动器芯片，采用 3.3V CMOS 技术设计，具有三态输出和 5V 耐压 I/O 特性。以下是其主要参数和功能：

### ■ 核心参数

工作电压：3.3V  $\pm$  0.3V（标准范围）或 2.7V – 3.6V（扩展范围）。  
典型输出偏移时间（tSK(o)）< 250ps。ESD 防护：>2000V（MIL-STD-883 标准）。  
静态功耗低至 0.4  $\mu$ W（典型值）。输入/输出支持 5V 耐压，兼容多种逻辑电平。

### ■ 功能特性

提供 SSOP、TSSOP 和 TVSOP 封装选项。  
支持灵活配置为 4 个 4 位缓冲器、2 个 8 位缓冲器或 1 个 16 位缓冲器。  
对称的低电平有效输出使能（OE）控制。

### ■ 应用场景

3 态存储器地址驱动器。  
时钟驱动器和总线导向收发器。  
工业设备、通信设备等需宽电压兼容的领域。