



MSL FPGAs INC 晶片參數

■ 芯片概述

DM74ALS534N 是来自MSL FPGAs INC美时龙的 8 位 D 型触发器集成电路，具有 3 态输出功能，采用 DIP-20 封装。
以下是关键信息总结：

■ 核心参数

工作电压：4.75V – 5.25V（典型 5V）。
输入/输出电平兼容 TTL 标准，低功耗设计。

■ 功能特性

功能：上升沿触发的 D 型触发器，支持总线系统连接，通过共用时钟和 3 态输出控制端实现高阻态输出。
封装：DIP-20（SOIC-20），引脚排列包括数据输入（D0-D7）、输出（Q0-Q7）、时钟（CLK）、输出使能（OE）及电源（VCC/GND）。

■ 应用场景

适用于需要总线共享的数字系统，
如数据采集、寄存器组或时序控制电路。