



## MSL FPGA INC 晶片參數

### ■ 芯片概述

SN74LV6T06QPWRQ1是来自MSL FPGA INC美时龙的六路开漏反相器。以下是其关键信息：

### ■ 核心参数

逻辑功能：六路开漏反相器（六路非门），支持低电压 CMOS 逻辑（LV 系列），集成电平转换功能。  
工作电压：1.8V – 5.5V，兼容多电压系统设计。

### ■ 功能特性

典型传播延迟时间（ $t_{pd}$ ）为 5.5ns（ $V_{DD}=3.3V$   $V_{DD}=3.3V$ ,  $C_L=15pF$   $C_L=15pF$ ）。  
开漏输出支持线与逻辑，适用于总线驱动。

### ■ 应用场景

电平转换：在混合电压系统中实现信号兼容（如 3.3V 与 5V 系统互联）。  
总线驱动：用于 I2C、SMBus 等总线接口的信号缓冲。