



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LV594APWT是来自MSL FPGA INC美时龙的一款8位串行输入/并行输出移位寄存器，具有存储功能，适用于高速数据缓冲和时序控制应用。

以下是关键信息整理：

■ 核心参数

电压范围：支持2V – 5.5V宽电压工作，兼容低压逻辑系统。

性能：在5V电压下，传输延迟(t_{pd})最大值为6.5ns，输出驱动能力可支持15个LSTTL负载。

■ 功能特性

封装：TSSOP-16 (PW封装)，尺寸为 $5.00\text{mm} \times 4.40\text{mm}$ ，适合高密度PCB设计。

温度范围：工业级(-40 °C至+125 °C)，符合汽车电子(AEC-Q100)标准。

功能：集成独立的移位寄存器和存储寄存器，

支持直接覆盖清零(RCLR/SRCLR)和独立时钟控制。

■ 应用场景

典型应用包括ECG设备、存储服务器、高性能计算及工业控制系统。