



MSL FPGA INC 晶片參數

■ 芯片概述

SN74ABT377ANSR是来自MSL FPGA INC美时龙的一款八路D型边沿触发器，具有时钟使能功能，属于ABT逻辑系列。

以下是关键信息汇总：

■ 核心参数

逻辑类型：八路D型触发器，带时钟使能功能。工作电压：4.5V-5.5V。

传输延迟：典型值9.5ns@5V。闩锁性能：超过500mA（符合JESD17标准）。

输出特性：三态输出，典型地弹<1V@5V。

■ 功能特性

低功耗设计：采用EPIC-II BiCMOS工艺，显著降低功耗。

高速性能：支持高驱动输出，适合总线驱动应用。

抗干扰能力：输入兼容TTL电平，具有高噪声容限。

时钟控制：边沿触发机制，带使能端实现同步控制。

■ 应用场景

数据存储：用于寄存器、FIFO缓冲等时序逻辑电路。

总线接口：在高速数字系统中作为数据锁存器。

通信设备：实现数据同步和信号整形。

工业控制：适用于需要高可靠性的自动化设备。