



MSL FPGA INC 晶片參數

■ 芯片概述

SN74CBT3383CDGVR是来自MSL FPGA INC美时龙的一款5V供电的10通道FET总线交换开关，属于74CBT系列低电压逻辑器件。

以下是其关键信息：

■ 核心参数

电压范围：工作电压4.5V – 5.5V，兼容TTL和CMOS逻辑电平，支持–2V下冲保护。

性能：典型传播延迟时间极低（约5ns@5V），适合高速信号处理。

■ 功能特性

功能：支持双向数据交换，提供5组独立的两路总线交换通道（5×2:2配置），适用于多总线系统的信号路由。

封装：采用24-TVSOP表面贴装封装，适合高密度电路设计。

■ 应用场景

用于多总线系统的交叉点交换（如背板通信、数据分配）。

在混合电压系统中实现电平转换或信号隔离。