



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LS280N是来自MSL FPGA INC美时龙的一款9位奇偶校验生成器/校验器，属于LS系列低功耗肖特基逻辑芯片。
以下是其关键信息：

■ 核心参数

性能参数：传播延迟时间50ns，工作电压4.75V-5.25V，支持0 至+70 工作温度范围。
封装形式：采用DIP-14直插封装（PDIP-14），管装（Tube）供应。

■ 功能特性

核心功能：支持9位数据的奇偶校验生成与校验，
输出奇偶（Odd）和偶校验（Even）信号。

■ 应用场景

数据校验：适用于通信系统或存储设备的错误检测，可通过串行或并行级联扩展至更多位校验。
工业环境：兼容标准TTL逻辑，适合早期数字电路设计。