



MSL FPGA INC 晶片參數

■ 芯片概述

SN74V3640-7PEU 是来自 MSL FPGA INC 美时龙的一款高速同步 FIFO 存储器，属于 74V 系列逻辑芯片，主要用于数据缓冲和时序控制。

以下是其关键信息：

■ 核心参数

功能：2K × 36 位同步 FIFO，支持数据暂存和流量控制。

速度：存取时间典型值为 5ns，适合高速数据传输场景。

电压范围：工作电压 4.5V – 5.5V，兼容 TTL 和 CMOS 逻辑电平。

■ 功能特性

高速同步读写：支持高吞吐量数据传输，适用于时序敏感场景。

低功耗设计：采用CMOS工艺，静态功耗低。

三态输出：支持总线共享，避免信号冲突。

ESD保护：符合JESD22标准，抗静电能力达2000V (HBM)。

■ 应用场景

通信设备：用于数据缓冲和流量控制，如交换机、路由器。

工业控制：在PLC或实时系统中实现数据暂存。

高速数据采集：配合ADC/DSP处理连续信号流。