



MSL FPGA INC 晶片參數

■ 芯片概述

74LVC1G74GM,125 是来自MSL FPGA INC美时龙的单路 D 型边沿触发器，具有设置（SET）和复位（RESET）功能，采用紧凑型封装设计。

以下是关键信息整理：

■ 核心参数

工作电压：1.65V~5.5V（兼容 TTL/CMOS 电平）。

静态电流：40 μ A，工作频率达 200MHz。

输入电容：4pF，支持高速信号处理。

■ 功能特性

功能：单 D 型触发器，正边沿触发，支持异步置位/复位。

温度范围：-40 °C~+125 °C（工业级）。

■ 应用场景

便携设备、消费电子中的信号同步与存储。