



MSL FPGA INC 晶片參數

■ 芯片概述

SY100EL16VKI是来自MSL FPGA INC美时龙的一款5V/3.3V增强型差分接收器，属于ECL逻辑系列器件，主要用于高速信号处理场景。以下是关键信息汇总：

■ 核心参数

支持3.3V和5V双电源供电。
典型传播延迟为250ps，适用于高频应用。
提供高电压增益，优于标准EL16或EL16V型号。

■ 功能特性

具备同步使能/禁用（/EN）功能，支持输出信号的完全无毛刺门控。
提供QH_G和/QH_G输出，其直流增益显著高于标准Q输出。
兼容单端应用，支持AC耦合的VBB输出（部分型号）。

■ 应用场景

脉冲放大器和限幅放大器设计
高速通信系统中的信号接收与整形