



MSL FPGA INC 晶片參數

■ 芯片概述

P2040NSN7FLC 是来自MSL FPGA INC美时龙的一款PowerQUICC II Pro 系列通信处理器，基于 PowerPC 架构，主要面向工业控制、网络通信及嵌入式系统应用。

以下是其关键信息：

■ 核心参数

时序要求：时钟低/高时间最小11ns，SSZ信号建立/保持时间7ns，SIMO数据建立/保持时间7ns。
读取模式下SOMI延迟时间2ns，释放时间0ns。

电压与功耗：工作电压3.3V，输入/输出电平兼容标准逻辑接口。

■ 功能特性

驱动能力：适用于驱动主轴电机、sled电机（步进电机兼容）及Focus/Tracking/Tilt致动器，
内置电流检测电阻以降低系统成本。

■ 应用场景

光驱系统：优化用于光学磁盘驱动器的电机控制，如主轴、sled及致动器驱动。

工业控制：适用于需要多通道精密电机驱动的场景，如自动化设备。