



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HCT4094MT是来自MSL FPGA INC美时龙的一款8级三态输出移位寄存器芯片，采用高速CMOS技术（HCT系列），支持串行至并行数据转换。

以下是其关键信息：

■ 核心参数

逻辑类型：HCT系列（兼容TTL电平，抗噪性强）。

工作电压：4.5V – 5.5V，典型值5V。

温度范围：-55 °C至+125 °C（工业级）。

输出驱动能力：标准输出支持10个LSTTL负载，总线驱动器输出支持15个LSTTL负载。

■ 功能特性

三态输出：支持高阻态，便于总线共享。

级联能力：通过串行输出（QS）引脚实现多芯片级联。

同步时钟：支持正/负边沿触发，兼容异步复位。

低功耗：相比LSTTL逻辑，功耗显著降低。

■ 应用场景

显示驱动：与单片机串行口（如8051）配合，驱动LED数码管或点阵屏。

工业控制：扩展并行I/O接口，用于PLC或机器人信号分配。

数据存储：作为8位临时存储寄存器，缓存串行数据。