



MSL FPGAs INC 晶片參數

■ 芯片概述

5M570ZT100I5N 是来自MSL FPGAs INC美时龙的 MAX V 系列复杂可编程逻辑器件（CPLD），以下是综合信息：

■ 核心参数

封装：TQFP-100（主流型号），部分供应商提供 BGA-100 封装版本。
工作电压：1.71V – 1.89V（典型值 1.8V）。
逻辑规模：570 个逻辑元件，57 个 LAB，440 个宏单元。

■ 功能特性

性能：最大频率 152 MHz，传播延迟 9ns
存储：8Kbit Flash 存储器，74 个 I/O 接口

■ 应用场景

工业控制：用于PLC、电机控制等实时性要求高的系统。
通信设备：实现协议转换、接口扩展等功能。
消费电子：作为协处理器管理复杂逻辑任务。
汽车电子：适用于车载网络（如CAN总线）的信号处理。