



MSL FPGA INC 晶片參數

■ 芯片概述

ICS9FG108DGILFT是来自MSL FPGA INC美时龙的一款可编程频率发生器，专为差分CPU、PCI Express及SATA时钟设计，适用于服务器、通信设备等高精度时序场景。以下是其关键信息：

■ 核心参数

功能类型：可编程频率生成器（Programmable FTG），支持差分P4 CPU、PCI-Express Gen 2及SATA时钟信号。
输出接口：8路差分输出，支持PCIe Gen 2同步时钟合成与抖动清除。

■ 功能特性

可编程性：通过配置实现多频率输出，适配不同CPU和高速接口需求。
低抖动性能：优化信号完整性，适用于高速数据传输场景（如PCIe、SATA）。

■ 应用场景

服务器/工作站：为P4 CPU、PCIe Gen 2及SATA设备提供稳定时钟源。
通信设备：用于高速接口的时钟同步，如交换机、路由器。
工业控制：高可靠性设计满足严苛环境下的时序需求。