



## MSL FPGA INC 晶片參數

### ■ 芯片概述

SI5338N-B05263-GMR 是来自 MSL FPGA INC 美时龙的多输出时钟发生器，支持 I2C 控制，适用于高精度时钟分配场景，如通信、工业自动化及数据中心设备。

以下是其关键信息：

### ■ 核心参数

输出配置：支持 4 路独立输出，频率可编程（ANY FREQ 技术）。

控制接口：I2C 编程，灵活配置输出参数。

工作温度：工业级标准（-40 °C 至 +85 °C）。

### ■ 功能特性

多路输出：4 路独立时钟信号，支持不同频率和协议（如 LVDS、LVPECL）。

低抖动性能：优化相位噪声，适用于高速数据传输同步。

可编程性：通过 I2C 接口动态调整分频比和输出格式。

### ■ 应用场景

5G 基站：为射频模块提供低抖动时钟同步。

FPGA 时钟分配：支持多芯片协同时序控制。

服务器时钟树：通过多路输出实现分布式时钟管理。