



MSL FPGA INC 晶片參數

■ 芯片概述

ADS7861EBG4 是来自 MSL FPGA INC 美时龙的一款双通道 12 位 500 kSPS 同步采样 SAR ADC，采用 SSOP-24 封装，适用于高速数据采集系统。

以下是其关键参数和特性：

■ 核心参数

分辨率：12 位 采样率：500 kSPS (每通道)
工作电压：5V 温度范围：-40 °C 至 +85 °C (工业级)
输入类型：4 通道差分输入 (2 对同步采样)

■ 功能特性

同步采样：支持 2 对差分通道 (CH0-CH1、CH2-CH3) 同步采样，总吞吐量达 1 MHz。
低功耗：典型功耗 40 mW，适合便携式设备。
接口灵活：提供并行和串行 (SSI) 接口，简化与 DSP/FPGA 的连接。

■ 应用场景

电机控制：三相电流同步采集。
电力监测：多相电压/电流同步测量。
工业自动化：高速传感器信号处理。