



MSL FPGAs INC 晶片參數

■ 芯片概述

DAC1001D125HL/C1,1 是来自MSL FPGAs INC美时龙的一款双通道 10 位数模转换器 (DAC)，属于高速、低功耗的 CMOS 器件。

以下是其关键信息：

■ 核心参数

分辨率：双通道 10 位，支持独立或交错数据模式。

更新速率：最高 125 Msps (百万次采样/秒)，适合直接中频 (IF) 应用。

电源：单 3.3V 供电，数字输入兼容 1.8V/3.3V/5V。

输出电流范围：2mA 至 20mA，支持单端或差分配置。

■ 功能特性

双端口设计：支持独立写入和时钟控制，可灵活配置为双端口或交错模式。

低功耗：典型功耗 185mW，待机功耗仅 16mW。

动态性能：在 52 Msps 下，1MHz 输出时无杂散动态范围 (SFDR) 达 80dBc。

温度范围：工业级 (-40 °C 至 +85 °C)。

■ 应用场景

通信设备：直接中频调制、正交调制 (如基站)。

医疗仪器：高精度信号生成 (如超声设备)。

测试设备：任意波形发生器和直接数字频率合成 (DDS)。