



MSL FPGA INC 晶片參數

■ 芯片概述

MAX5110GTJ+T 是来自 MSL FPGA INC 美时龙的一款 9 通道、14 位电流输出数模转换器 (DAC) , 采用 SPI 接口控制。以下是其关键参数和应用信息：

■ 核心参数

通道数：9 路独立输出，支持并行配置。
分辨率：14 位，电流输出范围可通过外部电阻调节。
接口：SPI 兼容，支持最高 50MHz 时钟速率。
电源：单 5V 供电，典型功耗 150mW。

■ 功能特性

高精度：积分非线性 (INL) ± 1 LSB (典型值)。
低噪声：输出噪声密度低至 10nV/ Hz。
温度范围：工业级 (-40 °C 至 +85 °C)。

■ 应用场景

工业控制：多通道模拟信号生成 (如电机驱动)。
医疗设备：高精度电流源 (如医疗成像设备)。
通信系统：基站射频校准。