



MSL FPGA INC 晶片參數

■ 芯片概述

TLC555IDG4是来自MSL FPGA INC美时龙的一款低功耗CMOS定时器/振荡器芯片，属于TLC555系列，适用于计时、脉冲生成等场景。

以下是其关键信息：

■ 核心参数

工作频率：最高2.1MHz，支持宽范围定时需求。

功耗特性：静态电流仅 $250\text{ }\mu\text{A}$ ，适合低功耗设计。

封装形式：SOP-8标准封装，兼容贴片工艺。

电压范围：支持2.7V至5.5V宽电压输入。

■ 功能特性

多模式操作：支持单稳态（Monostable）和无稳态（Astable）模式，可灵活配置为定时器或振荡器。

高稳定性：内置温度补偿电路，确保时序精度。

驱动能力：输出端可直接驱动TTL逻辑电路。

■ 应用场景

工业控制：用于PLC、传感器信号调理等时序控制。

消费电子：适配便携式设备的低功耗定时需求。

汽车电子：部分型号（如TLC555-Q1）通过车规认证，适用于车载系统。