



# MSL FPGA INC 晶片參數

## ■ 芯片概述

MPY534KH是来自MSL FPGA INC美时龙的一款高性能多协议无线通信SoC（片上系统），专为低功耗物联网设备设计，支持蓝牙5.2、Thread、Zigbee及NFC协议，采用双核架构（Arm Cortex-M33 + Cortex-M55）以平衡实时控制与数据处理需求。

以下是其关键信息：

## ■ 核心参数

无线协议：蓝牙5.2（BLE/BR/EDR）、Thread 1.2、Zigbee 3.0、NFC-A。  
处理器：双核Arm Cortex-M33（主频128MHz）+ Cortex-M55（AI加速）。  
内存：集成1MB Flash + 256KB SRAM。  
工作电压：1.8V-3.6V宽电压范围。

## ■ 功能特性

多协议共存：通过动态协议切换实现设备互联互通。  
低功耗优化：支持深度睡眠模式（电流 $<1\mu A$ ），延长电池寿命。  
安全机制：内置硬件加密引擎（AES-256/ECC）及安全启动功能。

## ■ 应用场景

智能家居：网关设备、传感器节点。  
工业物联网：远程监控、资产追踪。  
医疗设备：可穿戴健康监测仪。