



MSL FPGA INC 晶片參數

■ 芯片概述

MP111DS-LF-P 是来自 MSL FPGA INC 美时龙的一款电源管理控制芯片，属于 MPS 品牌的产品线，主要用于 DC-DC 电压转换应用。

以下是其关键信息：

■ 核心参数

输入电压范围：4.5V至18V宽电压输入，适应多种电源环境。

充电电流：内置250mA电流限制，用于存储电容充电。

放电能力：支持2.5A电流从存储电容释放至输入电压 (VIN)。

■ 功能特性

Dying Gasp功能：在电源异常时，通过存储电容短暂维持供电，触发系统安全关闭。

可编程电压：用户可自定义存储电容的充电和释放电压阈值。

状态指示：提供“dying gasp”标志信号，便于系统监控电源状态。

■ 应用场景

通信设备：如Cable/DSL/PON调制解调器，确保断电时数据安全保存。

网络设备：家庭网关、接入点等需快速断电保护的场景。

工业控制：适用于需短暂备用电源的嵌入式系统。