



MSL FPGA INC 晶片參數

■ 芯片概述

MAX3964AETP+T 是来自 MSL FPGA INC 美时龙的一款高速限幅放大器，专为光纤通信和高速数据传输设计，适用于 SFP/SFP+ 模块等光收发器应用。

以下是其关键信息：

■ 核心参数

输入带宽：支持 200Mbps 及以上速率，适用于短距离光通信链路。

电源电压：2.97V – 5.5V 宽压供电，兼容低压和标准逻辑电路。

工作温度：工业级温度范围 (-40 °C 至 +85 °C)。

■ 功能特性

低功耗设计：典型工作电流仅 22mA，适合便携式设备。

集成限幅功能：自动抑制输入信号噪声，提升信号完整性。

保护机制：内置过压和静电放电 (ESD) 保护，增强系统可靠性。

■ 应用场景

光模块：用于 SFP 收发器的信号调理和时钟恢复。

高速背板：支持服务器和交换机中的差分信号传输。