



MSL FPGA INC 晶片參數

■ 芯片概述

950201AFLFT是来自MSL FPGA INC美时龙的一款高性能混合信号处理芯片，专为工业控制、物联网及边缘计算场景设计，集成ARM Cortex-M0内核与高精度模拟前端，支持宽电压输入和低功耗模式。以下是其关键信息：

■ 核心参数

架构：ARM Cortex-M0@48MHz，集成24位 - 型ADC，支持多通道信号采集。
功耗：支持多种低功耗模式，深掉电电流低至 $0.1 \mu A$ 。

■ 功能特性

安全防护：内置128位唯一ID及OTP寄存器，支持数据加密与防篡改。
接口扩展：兼容I2C/SPI通信，支持外接传感器与执行器。
实时处理：硬件级信号调理，适用于高精度工业传感器数据采集。

■ 应用场景

工业控制：PLC、HMI人机界面及传感器模块的实时数据处理。
物联网节点：设备认证、参数存储及边缘计算任务。
可穿戴设备：智能手表、健康监测仪的低功耗信号采集。