



## MSL FPGA INC 晶片參數

### ■ 芯片概述

MAX4394EUD+T是来自MSL FPGA INC美时龙的一款高速运算放大器，  
主要参数及市场信息如下：

### ■ 核心参数

类型：3通道电压反馈型高速运算放大器。 带宽：85MHz (增益带宽积)。  
转换速率：500V/  $\mu$ s。 工作温度：-40 °C至+85 °C。  
供电范围：单电源4.5V-11V或双电源 $\pm$ 2.25V- $\pm$ 5.5V。

### ■ 功能特性

轨到轨输出 ( Rail-to-Rail )  
低输入偏置电流 ( 2.5  $\mu$  A典型值 )  
高共模抑制比 ( 70dB )  
支持关断功能 ( Shutdown )

### ■ 应用场景

通信设备：用于射频信号调理、高速ADC驱动。  
工业控制：传感器信号放大、数据采集系统。  
医疗电子：低噪声生物信号处理电路。