



MSL FPGA INC 晶片參數

■ 芯片概述

SY100EL15LZG-TR是来自MSL FPGA INC美时龙的一款时钟驱动器及分配芯片，采用SOIC-16封装，主要参数和特性如下：

■ 核心参数

乘法/除法因子：1:4，支持单输入四路输出时钟分配。
电源电压范围：2.97V – 3.63V，典型工作电压为3.3V。
封装形式：SOIC-16，卷轴包装（Reel），工厂包装数量为1000颗。
工作温度范围：-40 °C至+85 °C，满足工业级应用需求。

■ 功能特性

低抖动性能：适用于高速通信和精密时序系统。
ECL兼容性：支持高速信号传输，适合差分时钟分配场景。
湿度敏感性：需注意防潮存储（MSL等级未明确标注）。

■ 应用场景

该芯片常见于电信设备、服务器时钟树设计及高速数据采集系统，需配合ECL逻辑电路使用。