



MSL FPGA INC 晶片參數

■ 芯片概述

MC10E111FNR2是来自MSL FPGA INC美时龙的一款高性能ECL/PECL差分时钟驱动器，属于MC10E/100E系列，专为低抖动、高频率的时钟分配设计。

以下是其关键信息：

■ 核心参数

PECL模式：VCC = 4.2V至5.7V , VEE = 0V

NECL模式：VCC = 0V , VEE = -4.2V至-5.7V。

扇出能力：1:9差分输出，支持ECL/PECL输入/输出。

频率范围：最高支持1.5GHz时钟信号。

■ 功能特性

低偏移设计：适用于高速通信和精密时序系统。

异步使能控制（OE）：通过使能引脚快速关闭输出，降低功耗。

兼容性：支持单端输入（需配合VBB参考电压）或差分输入。

■ 应用场景

通信设备：高速路由器、交换机的时钟同步模块。

工业控制：高精度时序系统的时钟分配。

测试仪器：高频信号发生器的时钟驱动。