



MSL FPGA INC 晶片參數

■ 芯片概述

CS8416-DNZR 是来自 MSL FPGA INC 美时龙的数字音频接收器，支持高采样率（最高 192kHz）的 S/PDIF 和 AES/EBU 音频数据传输，适用于专业及消费级音频设备。

以下是其关键信息：

■ 核心参数

采样率：最高支持 192kHz，兼容高解析度音频标准。

接口协议：支持 S/PDIF 和 AES/EBU 数字音频输入，提供 8:2 输入多路复用器，支持多通道音频处理。

抖动性能：极低抖动（200ps），确保时钟恢复的稳定性。

■ 功能特性

直通功能：支持 S/PDIF 信号直通，提升系统灵活性。

低抖动时钟恢复：从输入音频流中生成干净的恢复时钟，减少信号失真。

多路复用输出：可选信号路由至通用输出引脚，便于系统集成。

■ 应用场景

专业音频设备：数字调音台、音频接口，利用多通道和低抖动特性优化信号传输。

汽车音响系统：高抗干扰设计适配车载环境。

消费电子：家庭影院接收器、多媒体扬声器，支持高保真音频解码。