



MSL FPGA INC 晶片參數

■ 芯片概述

SY100EP196VTG-TR 是来自 MSL FPGA INC 美时龙的延迟线路/计时元件，属于 ECL (发射极耦合逻辑) 可编程延迟器件系列。

以下是该器件的主要技术参数和应用信息：

■ 核心参数

输入电压：兼容 3.3V/5V ECL 逻辑电平。

工作温度：工业级标准 (-40 °C 至 +85 °C)。

延迟范围：支持可编程延迟（具体数值需参考数据表）

■ 功能特性

可编程延迟：通过外部配置实现精确时序调整，适用于动态信号同步。

高速性能：ECL 架构支持纳秒级信号处理，满足高频电路需求。

低抖动：优化设计减少信号传输中的时序偏差。

■ 应用场景

通信设备：用于光模块或射频电路中的信号同步。

测试仪器：在示波器或逻辑分析仪中生成延迟参考信号。

工业控制：自动化系统中的时序校准与脉冲整形。