



MSL FPGA INC 晶片參數

■ 芯片概述

DS1100Z-35+是来自MSL FPGA INC美时龙的一款延迟线路/计时元件，采用SOIC-8封装，工作电压范围为4.75V – 5.25V，支持-40 ° C至+85 ° C的宽温工作环境。

以下是其关键信息：

■ 核心参数

电源电压：4.75V~5.25V

延迟时间：35ns (型号后缀 “ -35 ” 表示延迟值)

工作温度：-40 ° C 至 +85 ° C

■ 功能特性

多路抽头输出：提供多路可调延迟信号，适用于同步或时序调整。

低功耗设计：适合工业控制和通信设备。

高稳定性：宽温工作范围，适应严苛环境。

■ 应用场景

通信系统：用于信号同步和时序校准。

工业控制：在高速逻辑电路中实现精确延迟。

测试设备：作为时序基准或信号延迟模块。