



MSL FPGA INC 晶片參數

■ 芯片概述

IDT2308-1HDCI是来自MSL FPGA INC美时龙的一款零延迟缓冲器（ZDB）时钟芯片，专为高精度时钟分配设计，适用于通信、工业控制等对时序要求严格的场景。以下是其关键信息：

■ 核心参数

功能类型：零延迟缓冲器（ZDB），支持旁路模式。
输入/输出：LVTTTL电平，1路输入、8路输出（1:8分配）。
频率支持：最高133.3MHz。
供电电压：3.0V~3.6V。

■ 功能特性

低抖动性能：确保时钟信号的高精度同步。
旁路模式：支持直接输入输出，降低延迟。
工业级温度范围：0 °C~70 °C，适合严苛环境。

■ 应用场景

通信设备：基站、光模块的时钟分配。
工业控制：自动化系统的时序同步。