



MSL FPGA INC 晶片參數

■ 芯片概述

AD9434BCPZ-370 是来自 MSL FPGA INC 美时龙的一款 12 位高速模数转换器 (ADC)，以下是其关键信息：

■ 核心参数

分辨率：12 位，采样率支持 370 MSPS 或 500 MSPS (可配置)。

电源电压：1.8V 单电源供电，集成输入缓冲器和电压基准。

动态性能：SNR (信噪比) 达 65 dBFS (输入频率 250 MHz, 500 MSPS 模式)。

SFDR (无杂散动态范围) 为 78 dBc (相同条件下)。

■ 功能特性

低功耗设计：优化宽载波和宽带系统的高性能需求。

接口灵活性：支持 SPI 端口配置外部参考模式。

■ 应用场景

通信系统：宽带载波、5G 射频信号处理。

测试设备：需高采样率、低噪声的信号采集场景。