



MSL FPGA INC 晶片參數

■ 芯片概述

X1228V14Z-2.7 是来自MSL FPGA INC美时龙的一款实时时钟/日历（RTC）芯片，集成 CPU 监控功能与 EEPROM 存储，适用于工业控制、嵌入式系统等需高精度时间同步和数据存储的场景。以下是其关键信息：

■ 核心参数

内置电压监控电路，可检测系统电源状态并触发复位保护。
集成EEPROM（容量未明确），支持非易失性数据存储，适用于配置参数保存。
工作电压：2.7V（后缀“-2.7”表示低电压版本），兼容宽温范围（-40 °C至+85 °C）

■ 功能特性

支持秒级计时，自动校正闰年及月份天数（如2月28/29日切换）。
时间格式：12/24小时制，日期格式为 YY-MM-DD-dd。

■ 应用场景

工业设备：PLC、DCS 系统的时间同步与故障日志记录。
嵌入式系统：低功耗设备的实时时钟与配置存储。