



MSL FPGA INC 晶片參數

■ 芯片概述

9FG1201HGLF是来自MSL FPGA INC美时龙的频率齿轮时钟芯片，主要用于CPU、PCIe Gen1/Gen2及FBD（全缓冲DIMM）等场景的时钟信号生成与同步。

以下是其关键信息：

■ 核心参数

输出通道：支持多路时钟输出，满足复杂系统的同步需求。

电压范围：典型工作电压为3.3V，兼容低功耗设计。

■ 功能特性

高精度同步：通过频率齿轮技术实现低抖动时钟分配，确保信号稳定性。

灵活配置：支持通过寄存器或硬件引脚调整输出频率和相位。

低功耗设计：优化电源管理，适用于能效敏感型应用。

■ 应用场景

服务器与数据中心：用于CPU、内存（FBD）及PCIe总线的时钟同步。

通信设备：5G基站、光模块等高速通信接口的时钟生成。

工业控制：高可靠性场景下的时序控制。